

DAFTAR ISI

LEMBAR PENGESAHAN TUGAS AKHIR.....	i
PENGESAHAN PENGUJI SIDANG TUGAS AKHIR	ii
LEMBAR PERNYATAAN KEASLIAN	iii
TUGAS AKHIR	iii
ABSTRAK	iv
<i>ABSTRACT</i>	v
KATA PENGANTAR.....	vi
DAFTAR ISI	viii
DAFTAR TABEL	xi
DAFTAR GAMBAR.....	xii
DAFTAR LAMPIRAN	xiii
BAB I PENDAHULUAN	I-1
1.1 Latar Belakang.....	I-1
1.2 Rumusan Masalah	I-4
1.3 Tujuan Penelitian.....	I-4
1.4 Manfaat Penelitian.....	I-5
1.5 Batasan Masalah.....	I-6

BAB II TINJAUAN PUSTAKA	II-1
2.1 Landasan Teori	II-1
2.1.1 Industri 4.0.....	II-1
2.1.2 <i>Internet of Things (IoT)</i>	II-1
2.1.3 <i>Big Data</i>	II-2
2.1.4 <i>Data Analytics dan Predictive Maintenance</i>	II-3
2.1.5 <i>Edge Computing</i>	II-4
2.1.6 <i>Cloud Computing</i>	II-5
2.1.7 <i>Arsitektur Hybrid</i>	II-5
2.1.8 Metrik Evaluasi	II-6
2.2 Penelitian Terkait dan Kebaruan Penelitian	II-8
2.2.1 Tabel <i>Literature Review</i> (Tinjauan Pustaka)	II-8
2.2.2 Matriks Penelitian.....	II-16
BAB III METODOLOGI PENELITIAN.....	III-1
3.1 Metodologi Penelitian	III-1
3.2 Tahapan Penelitian	III-1
3.2.1 Studi Literatur.....	III-2
3.2.2 Perancangan Eksperimen.....	III-2
3.2.3 Implementasi Eksperimen	III-17
3.2.4 Dokumentasi.....	III-20

BAB IV HASIL DAN PEMBAHASAN.....	IV-1
4.1 Alur Pemrosesan Data dan Inferensi	IV-1
4.2 Hasil Pengujian.....	IV-3
4.3 Pembahasan	IV-3
4.3.1 Kekuatan Komputasi	IV-4
4.3.2 Penggunaan Penyimpanan.....	IV-7
4.3.3 Latensi	IV-11
4.3.4 Perbandingan dengan Hasil Penelitian Terdahulu.....	IV-14
4.4 Sintesis dan Implikasi <i>Trade-off</i> dari tiap Arsitektur	IV-17
BAB V KESIMPULAN DAN SARAN	V-1
5.1 Kesimpulan.....	V-1
5.2 Saran	V-2
DAFTAR PUSTAKA.....	
LAMPIRAN LAMPIRAN	

DAFTAR TABEL

Tabel II.1 Literature Review	II-8
Tabel II.2. Matriks Penelitian.....	II-16
Tabel III.1 Hardware <i>Requirement</i>	III-3
Tabel III.2 Software <i>Requirement</i>	III-4
Tabel III.3 Network Profile	III-5
Tabel III.4 Hasil Uji tiap Algoritma	III-7
Tabel III.5 Konfigurasi Pengujian.....	III-8
Tabel III.6 Tahap Pemrosesan di Sisi <i>Edge</i> dan <i>Cloud</i>	III-16
Tabel IV.1 Hasil Pengujian Tiap Skenario	IV-3
Tabel IV.2 Hasil Kekuatan Komputasi tiap Skenario	IV-4
Tabel IV.3 Hasil Penyimpanan tiap Skenario	IV-7
Tabel IV.4 Hasil Latensi tiap Skenario	IV-11
Tabel IV.5 Tabel Perbandingan Hasil dengan Penelitian Sebelumnya.....	IV-15
Tabel IV.6 Ringkasan <i>Trade-off</i> Kinerja antar Arsitektur.....	IV-18

DAFTAR GAMBAR

Gambar III.1 Tahapan Penelitian	III-1
Gambar III.2 Skema Skenario 1	III-11
Gambar III.3 Skema Skenario 2	III-13
Gambar III.4 Skema Skenario 3	III-15
Gambar IV.1 Diagram Batang Rata-rata Utilisasi CPU dan Penggunaan RAM di tiap Skenario	IV-6
Gambar IV.2 Diagram Batang Rata-rata Write IOPS di tiap Skenario	IV-10
Gambar IV.3 Diagram Batang Data yang ter-Publish, diterima, dan hilang di tiap Skenario	IV-10
Gambar IV.4 Diagram Box Plot Distribusi Latensi di tiap Skenario	IV-12

DAFTAR LAMPIRAN

Lampiran 1.	Surat Keputusan (SK) Pembimbing Tugas Akhir (TA).....	L1-1
Lampiran 2.	Lembar Mengikuti Sidang Seminar Hasil	L2-1
Lampiran 3.	Lembar Konsultasi Tugas Akhir (Pembimbing 1 dan 2).....	L3-1
Lampiran 4.	Revisi Laporan Sidang Usulan Penelitian	L4-1
Lampiran 5.	Revisi Laporan Seminar Hasil	L5-1
Lampiran 6.	Lembar Daftar Hadir Seminar Hasil	L6-1
Lampiran 7.	Lembar Rekap Perbaikan Seminar Hasil	L7-1
Lampiran 8.	Lembar Revisi Laporan Tugas Akhir	L8-1
Lampiran 9.	Lembar Rekap Perbaikan Tugas Akhir.....	L9-1