

DAFTAR GAMBAR

Gambar 2. 1 Arsitektur CNN.....	II-1
Gambar 2. 2 Ilustrasi matriks gambar delapan	II-1
Gambar 2. 3 Ilustrasi konvolusi.....	II-2
Gambar 2. 4 Ilustrasi lapisan <i>pooling</i>	II-3
Gambar 2. 5 Ilustrasi jaringan saraf.....	II-3
Gambar 2. 6 Penerapan VGG-16.....	II-4
Gambar 2. 7 Arsitektur SE	II-4
Gambar 2. 8 Rangkuman arsitektur CBAM.....	II-6
Gambar 2. 9 Diagram submodul CBAM	II-7
Gambar 2. 10 Rangkuman arsitektur SK	II-8
Gambar 3. 1 Diagram alir metodologi penelitian	III-1
Gambar 3. 2 Diagram alir pengembangan dan desain	III-3
Gambar 3. 3 Ilustrasi proses <i>prefetch</i>	III-4
Gambar 3. 4 Ilustrasi proses <i>cache</i>	III-4
Gambar 3. 5 Diagram <i>fishbone</i>	III-6
Gambar 3. 6 Roadmap KK ISI	III-8
Gambar 4. 1 Subarsitektur implementasi SK.....	IV-1
Gambar 4. 2 Arsitektur model VGG awal.....	IV-2
Gambar 4. 3 Arsitektur VGG dan BN.....	IV-2
Gambar 4. 4 Arsitektur SK dan BN	IV-3
Gambar 4. 5 Arsitektur VGG, BN, dan CBAM.....	IV-3
Gambar 4. 6 Arsitektur SK, BN, dan CBAM.....	IV-4

Gambar 4. 7 Model awal dengan CIFAR-10.....	IV-7
Gambar 4. 8 Model awal dengan CIFAR-100.....	IV-7
Gambar 4. 9 Model VGG dan BN dengan CIFAR-10.....	IV-8
Gambar 4. 10 Model VGG dan BN dengan CIFAR-100	IV-8
Gambar 4. 11 Model SK dan BN dengan CIFAR-10	IV-9
Gambar 4. 12 Model SK dan BN dengan CIFAR-100	IV-9
Gambar 4. 13 Model VGG, CBAM, dan BN dengan CIFAR-10.....	IV-10
Gambar 4. 14 Model VGG, CBAM, dan BN dengan CIFAR-100.....	IV-10
Gambar 4. 15 Model SK, CBAM, dan BN dengan CIFAR-10	IV-11
Gambar 4. 16 Model SK, CBAM, dan BN dengan CIFAR-100	IV-11